

1、VIVO， VIVO 公司算来得比较早的，大概在 7 月份初的时候就开始了提前批，VIVO 的硬件类分为基带工程师、射频工程师、单板工程师。最开始本来想选的是基带工程师，手机厂商的基带工程师主要负责的是天线接收信号的处理，负责器件选型、原理图绘制、PCB 板的绘制等一系列的工作。之后，手抖投成了安卓开发，故 VIVO 提前批卒。之后，VIVO 有一场电子专场的提前批补录，投了基带工程师，先测评，在笔试，最后面试。面试自我介绍之后，主要从项目开始，因此需要对自己的项目早做准备。面试主要问题如下：

- ①、项目的逻辑框图，面试官会根据逻辑框图来提问；
- ②、灵敏度是什么？及其公式？
- ③、噪声系数级联的计算；
- ④、P1dB 的含义及其运用；
- ⑤、板子是几层板绘制，每层代表什么；

由于面试时间久远，面试问的问题大概能想到的就这几个，由于项目介绍偏射频，因此面试官问的也是射频类的基本知识。VIVO 的面试有三面，大体说来都不难，offer 也给的很快，面试完的第二天就得到通过的结果，工作地点在深圳.....

2、OPPO，OPPO 公司紧随 VIVO 后面，真是蓝绿搭配干活不累！OPPO 我投的是单板硬件工程师，教研室其他人投的都是数字 IC。OPPO 是最近开始准备做芯片的，因此从其他公司挖了很大芯片设计的员工，但校招的比较少，教研室数字 IC 全挂，明年投岗位的时候可以斟酌一下。硬件工程师一共有三面，一面是技术面，二面是部长面，三面是 HR 面，OPPO 问的问题不难，记不太清了，二面部长面尤其的水。面完的当天晚上，就收到洽谈的短信，工作地点东莞。。。。。

3、中兴，中兴来的也很早，共两面，一面技术，一面 HR，都很水，电子科大的基本都要，和前几年的华为差不多。Offer 的工作地点是在成都，数字后端（面我的就是搞后端的，说后端非常具有前途.....）

4、乐鑫，之前没有听过的企业之一，先笔试在面试。投递的数字 IC 岗，笔试内容基本为模电，故一批人都卒.....因此想投递这个公司，先把模电看看，主要考的是放大器、TTL 电路、以及触发器等。

5、联发科，参加的是内推场，公司安排车接送，服务比较周到。到公司后，先听宣讲会，然后开始笔试，（笔试考卷师兄们已经总结了）。内推场的笔试了都有面试的机会，但一面会刷掉很多人，教研室就通过了一个。一面主要还是问项目，基本不问基础知识，项目问得比较细，很有水平，面的时候，一个面试官负责问问题，另一个面试官负责根据你的表现打分。一面结束之后，负责面试的面试官就叫我在楼下等二面，二面是部长面，比较和蔼，问得问题还是基于项目，只需要好好介绍自己的项目就可以了，问的基础知识是单 BIT 和多 BIT 的跨时钟域的问题（答案在我总结的手写笔记中）。面完之后，部长很满意，还送我出去了。

但联发科的 offer 下来的很拖，本来说是一周之内给结果。但只接到一个电话，说是要给 offer，然后问了一下目前手上 offer，之后就说要等正式批完成之后一起给 OFFER工资不高脾气挺大。

6、卓胜微，这家公司以前没有怎么听说，但最近效益还是很好地，公司发展也挺快。我投这个公司主要是因为其有一个分部门在重庆，当时有恰好准备回重庆，公司还报销车费，完

美。重庆的部门主要是做滤波器的，恰好又曾经做过一段时间的滤波器，面试之前大概的看了一下，小公司培训体系不是很好，因此需要你是一个能立马上手的人，因此问了特别久，主要还是从项目将其，然后问了几个基础知识，全是和滤波器相关的，如下：

- ①、平行耦合滤波器的设计
- ②、交叉耦合滤波器的设计
- ③、普通的低通、高通、带通滤波器的基础知识
- ④、微带线的阻抗的关联因素

这家公司最后给了 offer，但是工资不高，基本不会考虑.....

7、芯原，芯原对电子科大还是蛮好的，去年签了很多人，今年应该是扩招了。芯原先是开宣讲会，在图书馆的那个大厅，人去得蛮多的。投 ASIC 设计和 FPGA 的人特别多，竞争特别大，芯原的宣讲会讲了很长时间。宣讲完之后就开始笔试，笔试有 10 个智力题，智力题非常重要，对的少的话可能就没有面试机会了。芯原面试有 6 轮，3 轮技术面，一轮英语面，一轮 HR 面，一轮 boss 面。英语面就随便问问，不会也没什么关系。。技术面的话，先让把昨天笔试的题错的部分重新做一遍，项目问得比较深，基础知识如下：

- ①、异步 FIFO 的设计；
- ②、FIFO 深度的计算；
- ③、IC 设计的流程；
- ④、同步电路和异步电路的区别；

芯原今年在成都给了 150 多个 OFFER，其中 ASIC 的特别多，软件也多，FPGA 岗就 10 个人左右，公司开放日的时候，FPGA 岗位需要分方向，IPD 和 CSD。CSD 接触的东西基本都是新的，挑战比较大，我是一个敢于挑战的人，就选择了 CSD。CSD 最后就两个人选，其余的都去 IPD 了，可能是 IPD 比较好吧.....（最后 offer 放弃）

8、小米，小米在校外进行的面试，可能电科的学生对小米无感，面试的人很少。我投的岗位是基带工程师，和 VIVO 的岗位类似，面试也有三轮，两轮技术面，一轮 HR 面。技术面问的硬件基础比较多，问题如下：

- ①、电感和电容的选型依据；
- ②、放大器的电源滤波基本架构；
- ③、板子的层数及其含义；
- ④、阻抗匹配的方式依据 SMITH 原图的含义及其运用；
- ⑤、板子走线技巧；

最后得到了 OFFER，工作地点在北京，落户很难，房子也买不起，赚的钱都给了本地的老爷们，故拒。

9、海康威视，海康威视投的成都研究院，之前会有一场电话面试，电话面试会问基本情况，项目的内容，以及一些小问题，教研室投海康威视的基本都挂了，脾气很傲娇。正事面试在 9 月 17 号了，共两面，一面技术，一面行政。技术没问什么基础问题，最后就问了两个数学题，如下：

- ①、一根绳子剪两刀，组成一个三角形的概率；
- ②、5 个盒子里面一个有奖，抽取一个后，主持人去除剩余的没有奖的盒子，这时候可以选择换还是不换，问，换了中奖的概率和不换中奖的概率；

题其实不难，只不过当时那种环境下，回答的不是很好，目前 OFFER 不明朗。（已签）

10、紫光展锐，比较大的芯片公司，全国各地基本都有分部，我投的是重庆岗。同样也是先笔试，然后在面试，问的不多，故不再讲述，目前 offer 等待中。（已拒）

11、华为，秋招最后一面就是华为，投的海思，今年进海思好像很难，投的人多，招得人少，想留在成都更是难。华为的排场和服务是我面试公司中最好的，服务很人性化。流程是，先测评和笔试，然后安排面试，硬件岗有三轮面试，比去年多一轮，并且增加了手撕代码的环节。一面，问项目问的很细，很专业，然后问完之后就开始做题，题如下：

①、11011 的序列检测

②、三分频电路的触发器实现

二面同样问的也是项目问题，流水线、代码量、跨时钟域等，题如下：

①、全加器的 Verilog 实现以及与非门实现；看完我写的代码之后，看我用的是异步复位，就问为什么不用同步复位。

②、单 bit 握手的触发器结构

三面是部门主管面，面了十几分钟，把主管给气到了，故不阐述了。（已拒）